

# Parametry a vlastnosti konkrétních IO

Název školy: SPŠ Ústí nad Labem, středisko Resslerova

Autor: Ing. Pavel Votrubec

Název: VY\_32\_INOVACE\_02\_CIT\_23\_Technologie\_DTL

Téma: Technologie DTL s logickými členy

Číslo projektu: CZ.1.07/1.5.00/34.10.1036



evropský  
sociální  
fond v ČR



EVROPSKÁ UNIE



MINISTERSTVO ŠKOLSTVÍ,  
MLÁDEŽE A TĚLOVÝCHOVY

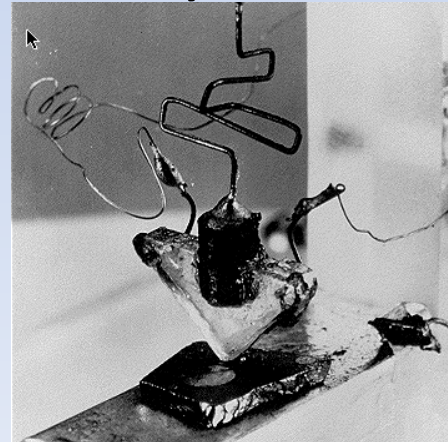
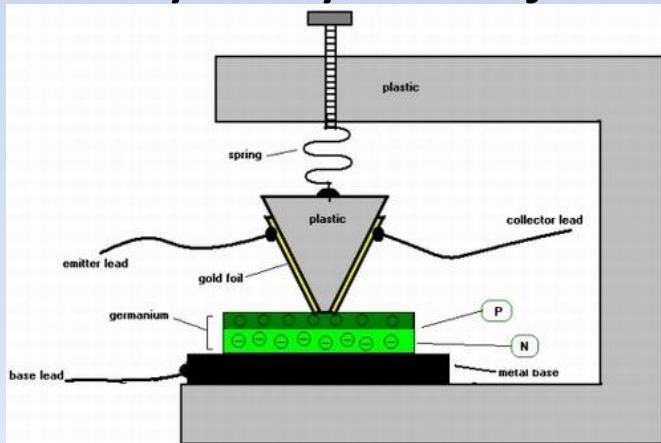


OP Vzdelávání  
pro konkurenceschopnost

INVESTICE DO ROZVOJE VZDĚLÁVÁNÍ

# Logické stavebnice z diskrétních součástek

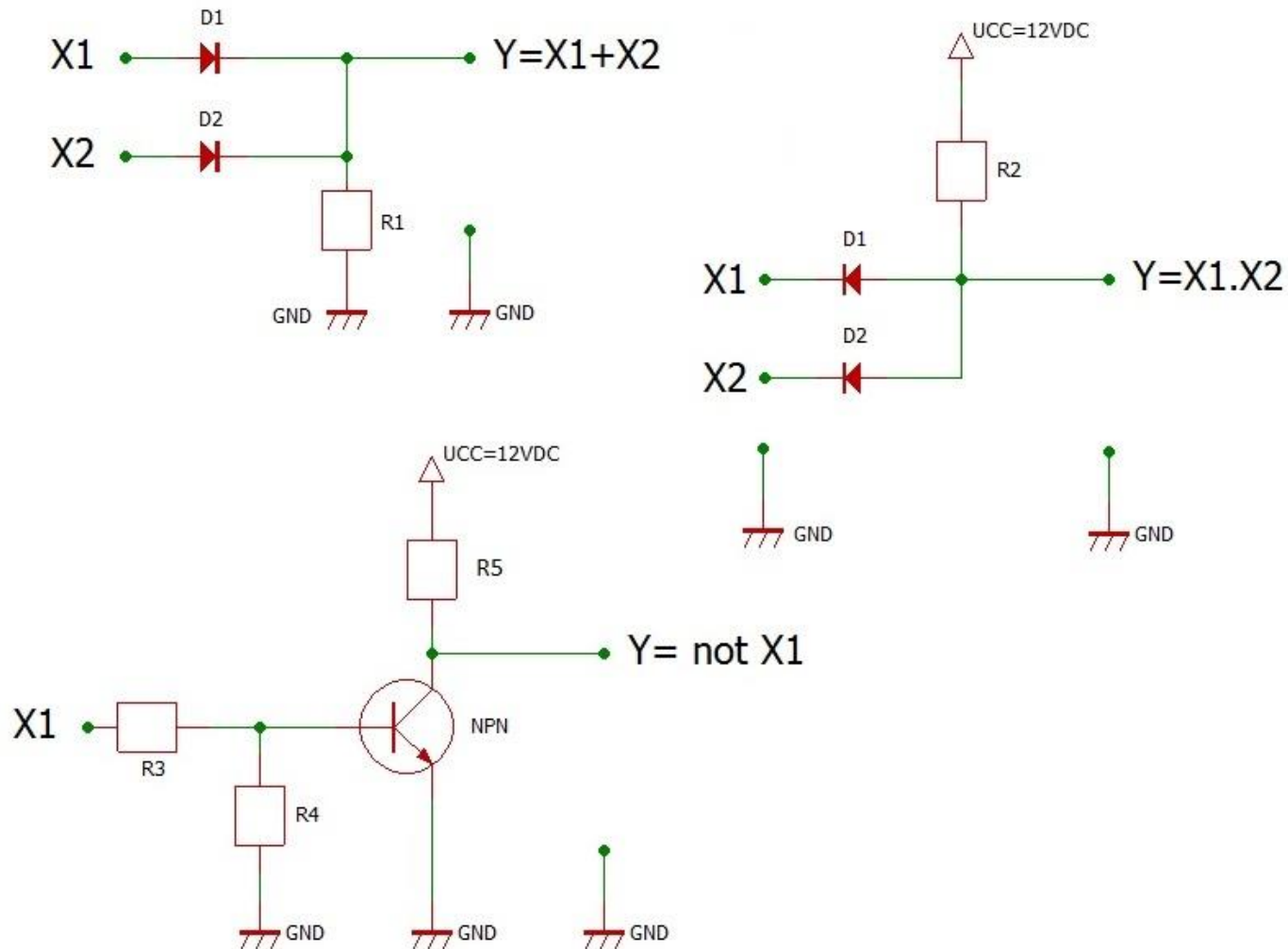
- 16.12.1947 Objev tranzistorového jevu v **Bell Telephone Laboratories**
- Původním cílem bylo změřit vlastnosti polovodičových materiálů krystalů (germaniové diody ), které postupně nahrazovaly přijímací elektronky v radarech. Objev tranzistorového jevu (hrotového tranzistoru ) byl tehdy tedy vedlejší efekt tohoto výzkumu.



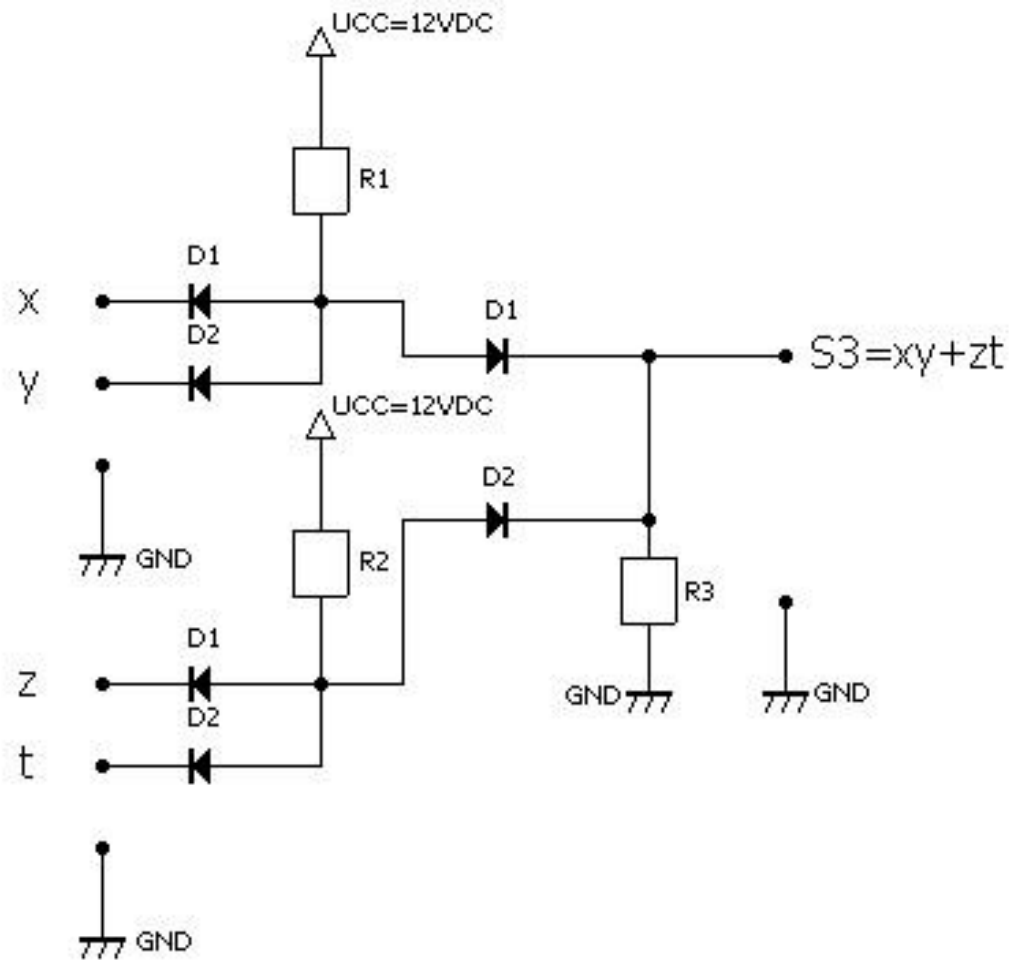
# Logické stavebnice z diskretních součástek

- Následně logické obvody z diskretních součástek byly postupně použity pro počítače a logické systémy se začátkem výroby prototypů okolo roku 1952.
- Součinnové a součtové členy byly realizovány diodami.
- Invertor byl realizován tranzistorem.

# Logické stavebnice z diskrétních součástek



# Logické stavebnice z diskrétních součástek



# Logické stavebnice z diskrétních součástek

Technologie DTL: „Diode – Tranzistor – Logic“ doplňuje starou technologii RTL

